



# 計算機介面技術

大葉大學電機系 蔡渙良助理教授





# 教材

- Textbook:
  - James W. Coefron, "Practical Interface Techniques for Microprocessor Systems"
- References:
  - 黃煌翔,介面技術與週邊設備,全華科技圖書





#### 評分方式

• 平時分數30%

- 上課表現(10%): 到課

- Quizzes(10%):第6、15週

- Homework(10%)

• 期中考30%

• 期末考40%





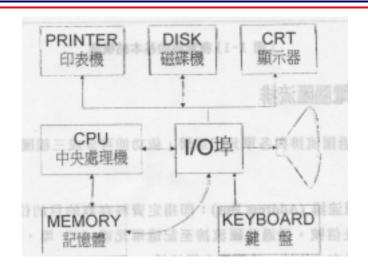
# 目錄

- 計算機基本觀念
- 基本原理
- 8255A晶片
- 8254
- D/A轉換器
- A/D轉換器
- 8259A晶片
- 8251A晶片
- 監視器
- USB
- RS-232串列通訊





#### 電腦基本架構







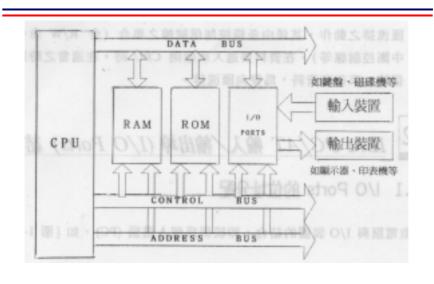
### 計算機組成元件

- 中央處理單元(Central Processing Unit, CPU)
  - 運算邏輯單元(Arithmetic Logic Unit, ALU)
  - 控制單元(Control Unit, CU)
- 記憶單元(Memory Unit)
- 輸入/輸出埠(I/O Port)
- 匯流排(Bus)





# 計算機組成元件







# 匯流排

- 硬體信號的標準
- 規範CPU、週邊設備間資料傳輸的通訊協定
- 種類
  - 地址匯流排(Address Bus)
  - 資料匯流排(Data Bus)
  - 控制匯流排(Control Bus)
- 擴充匯流排
  - 擴充主機板功能,透過介面卡進行信號傳輸





### 匯流排

- 地址匯流排(Address Bus)
  - CPU指定資料存取目的地址
  - 單向匯流排
- 資料匯流排(Data Bus)
  - 負責資料傳送
  - 雙向匯流排
- 控制匯流排(Control Bus)
  - 控制地址匯流排及資料匯流排
  - 雙向匯流排





# 擴充匯流排

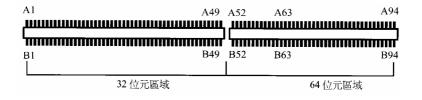
- ISA Bus(工業標準架構匯流排)
  - 8MHz, 16位元標準
- MCA-Bus(Micro-Channel匯流排)
  - 10MHz, 32位元資料寬度
- EISA-Bus(擴充式工業標準架構匯流排)
  - 8.33MHZ, 32位元標準
- VL-Bus(VESA Local Bus)
  - 標準速度66MHz,32位元以上
- 32位元PCI
- 32位元AGP
- USB介面

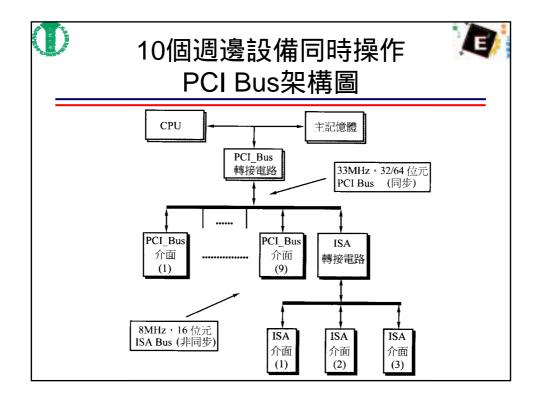




#### 32位元PCI

- Peripheral Component Interconnect(週邊 設備互連)
- 專為586設計的區域性匯流排(Local Bus)
- 33MHz, 32/64位元
- PCI 133MHz有完整64位元之延伸定義









#### PCI演進

- 1992年6月—PCI 1.0版
- 1993年4月—PCI 2.0版
- 1995年2月—PCI 2.1修訂版
- 1999年2月—PCI 2.2修訂版
- 2002年12月—PCI-X版
  - 工作頻率
  - 工作位元
  - 商品化
  - 尖峰傳輸率





# PCI規格

運作頻寬	33MHz	33MHz	66MHz	133MHz	266MHz	533MHz
工作位元	32 位元	64 位元	64位元	64 位元	64 位元	64 位元
商品化	是	是	是	是	否	否
實用能例	音效卡 網路卡 SCSI卡 I/O擴充卡	1GB網路卡 U160高階之 SCSI卡	U160 高階 之 SCSI 卡 IGB網路卡	U160/U320 高階 SCSI 卡		





# PCI匯流排裝置個數

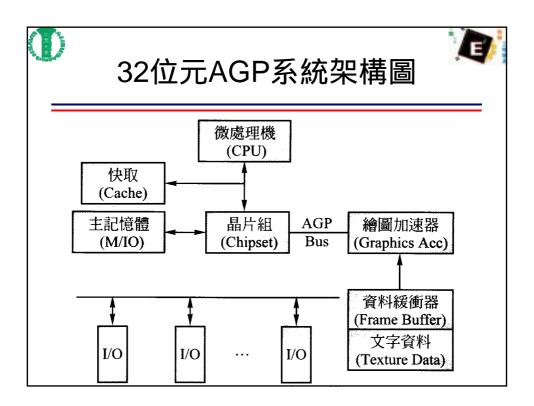
<b>僅流排</b>	<b>海</b>	負数個数 (Load)	延伸獨充權價數 (Slot)
DCI.	33MHz	10	5
PCI	66MHz	5	2
CDCI	33MHz	20	10
CPCI	66MHz	10	5
	66MHz	10	4
PCI X	100MHz	5	2
	133MHz	3	1





#### 32位元AGP

- Accelerated Graphics Port(圖形加速埠)
- P4顯示器的標準介面
- 顯示卡專用視訊傳輸介面
  - 頻寬提昇
  - 工作時脈快
  - 記憶體功能增強
- 可獨立在介面卡或直接內嵌在主機板





# AGP與PCI介面頻寬比較



比較項目	PCI2.1	AGP1X	AGP2X	AGP4X
工作時脈	33MHz	66.6MHz	133MHz	266MHz
最大傳輸頻寬	132MB/S	266MB/S	533MB/S	1066MB/S



# AGP與PCI介面工作時脈比較

外頻(外部時脈)	PCI	AGP
60MHz	30MHz	60MHz
66.8MHz	33.4MHz	66.8MHz
68.5MHz	34.3MHz	68.5MHz
72MHz	32MHz	64MHz
75MHz	37.5MHz	75MHz
83.3MHz	33.3MHz	66.6MHz
90MHz	30MHz	60MHz
100MHz	33.3MHz	66.6MHz





# AGP與PCI介面規格比較

項 目	PCI	AGP
主導廠商	INTEL	INTEL
權限	開放式	開放式
傳輸方式	同步	同步
資料匯流排寬度	32 位元	32 位元
讀寫位址/資料	多重處理	分開傳輸
信號線	49 條	65 條
匯流排時脈	33MHz以上	66MHz以上
資料傳輸率	133MB/s (max)	533MB/s (max)
擴充槽個數	3 個以上	1 個
記憶體存取方式	非管線化	管線化
記憶體存取優先	不支援優先權	支援優先權
信號振幅	+5.0 伏特	+3.3 伏特





### 磁碟介面卡

- IDE介面卡(Integrated Drive Electronics)
  - AT Bus
  - 最多可接4台硬碟, 硬碟容量100GB
- SCSI (Small Computer System Interface)
  - 網路伺服器介面
  - 可以同步或非同步通信協定下傳輸資料





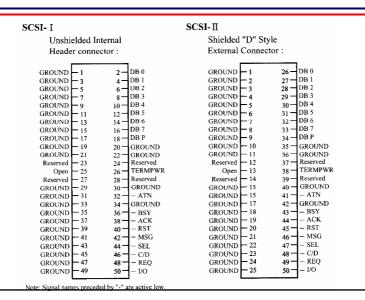
# IDE匯流排接腳與意義

RESET	<del></del> 1	2	GROUND
D7	<del>-</del> 3	4	D8
D6	- 5	6	D9
D5	<del>-</del> 7	8	D10
D4	<del>-</del> 9	10	D11
D3	<b>-</b> 11	12	D12
D2	<del>- 13</del>	14	D13
D1	<del>-</del> 15	16	D14
D0	<del></del>	18	D15
GROUND	<del>-</del> 19	20	Key
Reserved	<u> </u>	22	GROUND
-iow	23	24	GROUND
-IOR	<b>-</b> 25	26 —	GROUND
Reserved	<b>—</b> 27	28 —	ALE
Reserved	<del>-</del> 29	30	GROUND
IRQ 14	<del>-</del> 31	32 —	_ I/O CS16
A1	- 33	34	<ul><li>PDIAG</li></ul>
A0	<b>-</b> 35	36	A2
-CS1FX	<del>-</del> 37	38	CS3FX
- SLAVE PRESENT	39	40	GROUND
	L		





#### SCSI匯流排接腳與意義

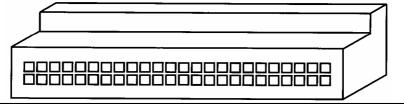


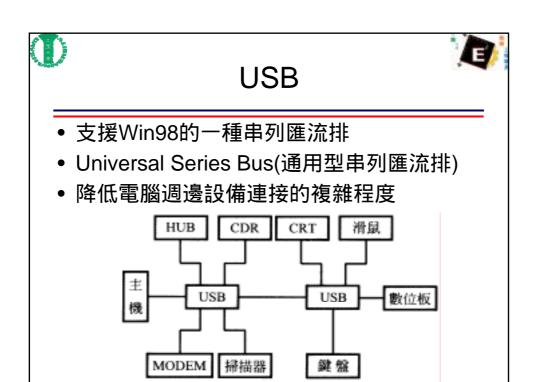


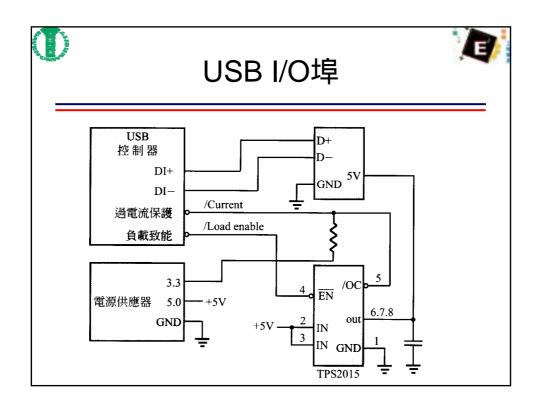


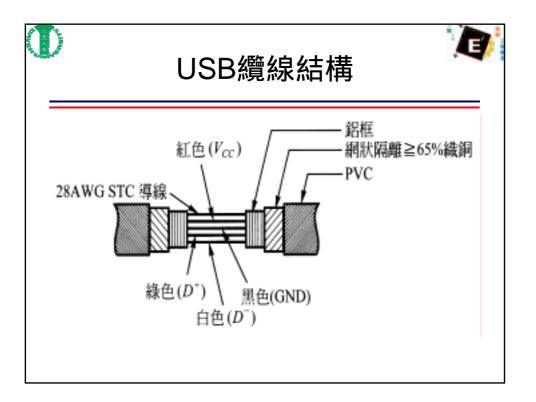
#### **PCMCIA**

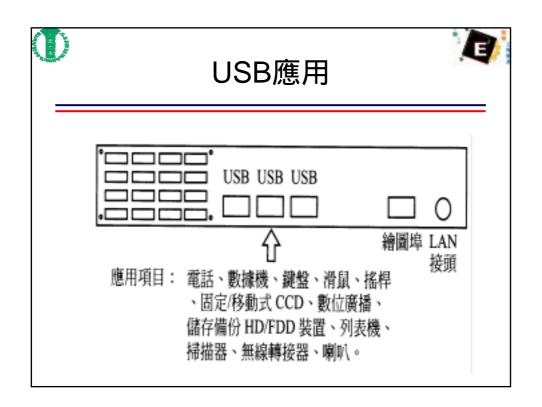
- 68支腳PC卡專用匯流排
- 種類
  - Type I:用作記憶卡,包括RAM、ROM、 DRAM及I/O埠
  - Type II: I/O埠、網路卡及傳真機標準介面
  - Type Ⅲ:硬碟介面

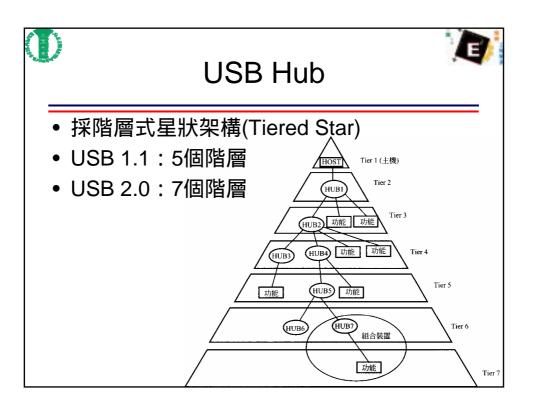


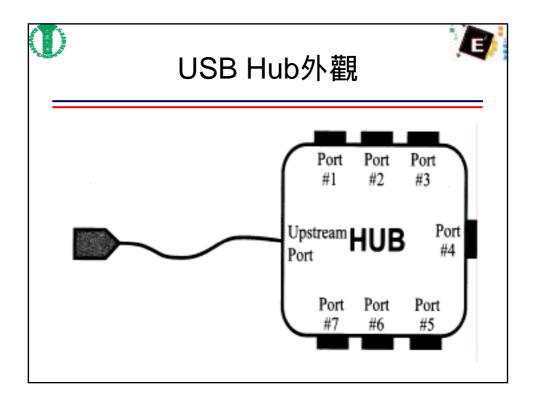


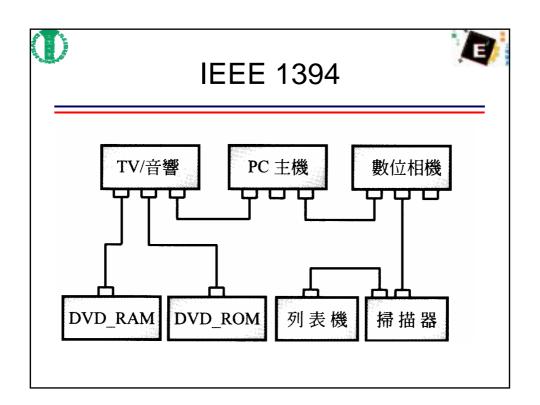
















# USB與IEEE1394比較

200	速度	應用裝置	介面特性	連接技術	接線與裝置
	低速 10kb/s~ 1500kb/s	鍵盤 · 遊撒核桿 · 滑 鼠	簡率、隨抵即 用	以 PC/AT CPU 馬中 心・一條線接主機 ・其性裝置率接	5 公尺内 NRZI。 127 點裝置
use	全建 2000kb/s~ 10000kb/s	麥克鳳、印表機、音 響、低解析度影像處 理	簡單、隨蓋即 用	以 PC/AT CPU 路中心、一條線接主機 ・其他裝置申接	5 公尺內 NRZI。 127 點裝置。主機 USB
	高速 25Mb/s~ 480Mb/s	硬焊、直颊網路、數 位相機、高解析度影 後處理、HUB	龍軍、隨蓋即 用	HOST個人電腦可由 接線傳輸資料到透過 設備,HOST最多接 127個週邊設備, HUB最多3層	5 公尺內 NRZI。 127 點裝置。主機 USB
	2Mb/s~ 8Mb/s	數位相機	難皮層次高	對等式 (peer-to-peer)	4公尺內DSLINK ・63點裝置
1394	100Mb/s~ 200Mb/s	Apple-防火線 (Firewire)	難度層次高	1394-1995 版 (peer-to-peer)	4公尺內DSLINK ・63點裝置
1394	1400Mb/s	微軟、Intel	發度層高	13948版	4公尺內DSLINK · 63 點裝置
	800Mb/s~ 3200Mb/s	未知	未知	1394b(Gigabit)版	3公尺內DSLINK ・63點裝置





#### 輸入/輸出埠

• 每一個輸入/輸出埠對應一地址

範圍:0000H~FFFFH(16條地址線)

• 一般只使用10條地址線來定址 (0000h~03FFH)

主機板:0000H~01FFH擴充槽:0200H~03FFH





### 輸入/輸出地址分佈

10000H 512 個埠位址 主機板上系統 I/O 埠使用 20200H 512 個埠位址 擴充槽上 I/O 埠使用 03FFH PC/AT 不使用 PC/AT 不使用 2020





### I/O裝置對應埠地址

領次	CA E/O 裝置	PG/XT 単位社	AT 用位址
(1)	IMA 控制器1(#237A-5)	000-00F	000 - 01F
. 2	中斯拉制器 1 (8259A)	090~021	000-038
3	非教計學器	040~ 043	040~058
4	可程式規劃選連介部 (2972 #255A-53)	060-063	DODE
5	<b>発程 (8042)</b>	2000	060~ 06E
	興時所疑 (MC 146818)	none	070~07F
. 7	DNA 頁售存基	080~063	080~097
	中新控制器 2 (8259A)	попе	0A0~ 08F
9	DMA 控制器2(0237A-5)	(Chone) (1)	000-00F
10	评珍數學副處理機	none	09'0~ 0F11
11	重要數學訓練理機	DODR	00'6~ 03'3
12	硬焊控制器介面卡	320-32E	190~ 198

1.3	理數遊樂中	200~ 20F	200~ 207
14	接充單元	210-217	2020
15	等二個並列埠介面卡	none	278-279
16	第二個市列介面卡	299~299	288 - 288
1.7	原型卡	300~ 317	300~ 31F
18	網路卡	none	360~ 36F
19	第一個並列埠介面卡	378~378	378-37F
30	期色期示 (MDA) 和差列除介質卡	380~ 389	380-388
21	彩色和绘画介面中	100~ 309	330 - 30F
22	<b>收</b> 属控制器介置中	389~ 387	390~397
23	第一個專門介面卡	388-399	378~ 3FF





# 介面技術

#### 硬體介面

- 匯流排所提供信號來進行硬體電路設計
- 連接或轉換硬體元件間的電子信號

#### 軟體介面

- 高階系統程式間往來信號產生互動的協定
- 由軟體程式來驅動電路,並由介面卡控制輸入/輸出

討論	B